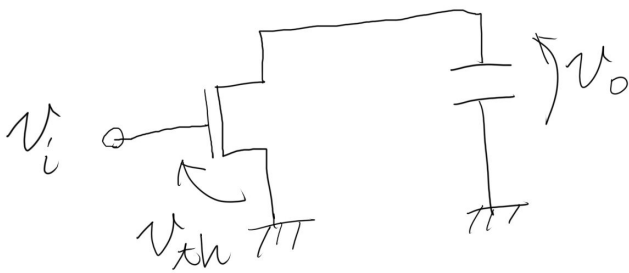


nMOS を Γ^0 に Γ^1 Γ^0 に使う。

$$v_i : ON \rightarrow v_o : ON$$

このとき、nMOS の電流の流れやすさは v_{th} で決まる。

v_o が $\frac{2}{3}$ 高くなる子と v_{th} が $\frac{1}{3}$ 低くなる子なので、**よくない!!**



nMOS を Γ^0 に Γ^1 のインに使う。

$$v_i : ON \rightarrow v_o : OFF$$

v_o の値にまらず、

v_{th} は一定なので、よい。